

論文投稿募集 (英文のみ)

IPSJ Transactions on System LSI Design Methodology



論文誌の目的

- ✓システムLSI設計技術に関して、広く研究成果を公開

論文募集分野

主な対象分野として以下を含みます

- ✓システム設計技術 (仕様記述、性能見積り、テスト・検証、高位合成、モデルベース設計、ハード/ソフト協調設計、設計支援・設計環境)
- ✓LSI設計技術 (シミュレーション・モデリング、レイアウト設計、機能・論理合成、テスト・検証、高信頼性設計、低消費電力設計、設計支援・設計環境、エマージェンク設計技術)
- ✓設計事例 (組込みシステム、リコンフィギャラブルシステム、サイバーフィジカルシステム、AI関連技術、IoT・ネットワーク応用、医療・ヘルスケア応用、セキュリティ応用、車載応用、システム/LSI設計教育)

特長

- ✓年2回発行：2月と6月※に発行
- ✓投稿締切はそれぞれ6月と10月※ (次回は**2021年10月6日締切**)
締切を最初から遅く設定しました。延長は一切行いません。ご注意ください。
※2021年度よりこれまでの12月締切(翌年8月発行)分を10月締切(翌年6月発行)に変更しました。
- ✓Webにて論文を無料公開 <http://www.jstage.jst.go.jp/browse/ipsjtsldm>
- ✓多数のデータベースに登録 *INSPEC, EI, DBLP, SwetsWise, SciVerse Scopus, CrossRef, Google Scholar, Microsoft Academic Search, JDreamII*
- ✓速報性を重視したShort Paperの運用
アイデアの面白さ、情報の有用性、のいずれかを満たせば、発展途上の論文でも採録します。完成後はRegular Paperとして再投稿も可能です。
Short Paperは2ページ以内(謝辞、参考文献を除く)、改訂は0.5ページ増を上限
- ✓世界的に著名な研究者による招待論文
 - ・第26号 (2021年2月): Youngsoo Shin (KAIST), "Computational Lithography Using Machine Learning Models"
 - ・第25号 (2020年8月): Sheldon Tan, Zeyu Sun, Sheriff Sadiqbatcha (University of California at Riverside), "Interconnect Electromigration Modeling and Analysis for Nanometer Ics: From Physics to Full-Chip"
 - ・第23号 (2019年8月): Chaofei Yang, Ximing Qiao, Yiran Chen (Duke University), "Neuromorphic Computing Systems: From CMOS To Emerging Nonvolatile Memory"
- ✓優秀な論文にはTSLDM論文賞を授与

詳しくはこちら <http://www.sig-sldm.org/tsldm/>