

論文投稿募集(英文のみ)

IPSJ Transactions on System LSI Design Methodology

論文誌の目的

- ✓システムLSI設計技術に関して、広く研究成果を公開

特長

- ✓年2回発行：2月と8月に発行
- ✓投稿締切はそれぞれ 6月と12月（次回、第23号は**2018年12月1日締切**）
締切を最初から遅く設定しました。延長は一切行いません。ご注意ください。
- ✓Webにて論文を無料公開 <http://www.jstage.jst.go.jp/browse/ipsjtsldm>
- ✓多数のデータベースに登録 *INSPEC, EI, DBLP, SwetsWise, SciVerse Scopus, CrossRef, Google Scholar, Microsoft Academic Search, JDreamII*



✓速報性を重視したShort Paperの運用

アイデアの面白さ、情報の有用性、のいずれかを満たせば、発展途上の論文でも採録します。完成後はRegular Paperとして再投稿も可能です。

[新条件] Short Paperは2ページ以内(謝辞、参考文献を除く)、改訂は0.5ページ増を上限

✓世界的に著名な研究者による招待論文

第21号 (2018年8月)

Melanie Diepenbeck (University of Bremen), Ulrich Kühne (Université Paris-Saclay), Mathias Soeken (EPFL), Daniel Grosse (University of Bremen, DFKI Bremen), Rolf Drechsler (University of Bremen), "Behaviour Driven Development for Hardware Design"

第20号 (2018年2月)

Bing Li (Technical University of Munich), Masanori Hashimoto (Osaka University), Ulf Schlichtmann (Technical University of Munich), "From Process Variations to Reliability: A Survey of Timing of Digital Circuits in the Nanometer Era"

第19号 (2017年8月)

Johann Knechtel, Ozgur Sinanoglu (NYU Abu Dhabi), Ibrahim (Abe) M. Elfadel (Masdar Institute, Khalifa Univ. of Science and Technology), Jens Lienig (TU Dresden), and Cliff C. N. Sze (Google Inc.), "Large-Scale 3D Chips: Challenges and Solutions for Design Automation, Testing, and Trustworthy Integration"

第18号 (2017年2月)

Xiaoqing Xu, David Z. Pan (Univ. of Texas at Austin), "Toward Unidirectional Routing Closure in Advanced Technology Nodes"

第17号 (2016年8月)

Amro Awad, Ganesh Balakrishnan, Yipeng Wang, and Yan Solihin (North Carolina State Univ.), "Accurate Cloning of the Memory Access Behavior"

✓優秀な論文にはTSLDM論文賞を授与

詳しくはこちら <http://www.sig-sldm.org/tsldm/>