

2011 年度 SLDM 研究会 優秀発表学生賞 受賞者一覧

DA シンポジウム 2011 優秀発表学生賞 (2011 年 8 月 31 日～9 月 1 日)

受賞者：阿部 晋矢

タイトル：複数電源電圧および複数サイクルレジスタ間通信指向の低電力化高位合成手法

著者：○阿部晋矢，柳澤政生，戸川 望（早大）

受賞者：片山 健太郎

タイトル：複数不良領域を持つ回路歩留まり解析のための逐次重点的サンプリング法

著者：○片山健太郎，筒井 弘，越智裕之，佐藤高史（京大）

受賞者：亀田 敏広

タイトル：スキャンパスを用いた NBTI 劣化抑制に関する一検討

著者：○亀田敏広，郡浦宏明（阪大），密山幸男（高知工科大），橋本昌宜，尾上孝雄（阪大）

受賞者：高橋 克昇

タイトル：高速シリアル通信による FPGA ベース ASIC エミュレータ向け回路分割手法

著者：○高橋克昇，佐伯亮祐，久我守弘，末吉敏則（熊本大）

第 152 回 SLDM 研究会 優秀発表学生賞 (2011 年 10 月 24 日～25 日)

（該当者無し）

第 153 回 SLDM 研究会 優秀発表学生賞 (2011 年 11 月 28 日～30 日)

受賞者：太田 雄也

タイトル：トランジェントグリッチエネルギーを低減するパワーゲーティングの回路方式の検討

著者：○太田雄也・工藤 優・宇佐美公良（芝浦工大）

受賞者：岡田 靖彦

タイトル：テストデータ量削減のための反転信号シフト型 BAST 構成とテストパターン生成法

著者：○岡田靖彦・四柳浩之・橋爪正樹（徳島大）

受賞者：加藤 勇太

タイトル：外側ループシフトを使用した高位合成向け自動ループ融合

著者：○加藤勇太・瀬戸謙修・丸泉琢也（東京都市大）

受賞者：河野 宇朗

タイトル：制御回路共有化に基づく非同期細粒度パワーゲーティング手法とその応用

著者：○河野宇朗（東北大）・鬼沢直哉（マギル大）・松本 敦・羽生貴弘（東北大）

受賞者：小寺 博和

タイトル：スキミングネチャを用いた Triple DES に対するスキャンベース攻撃手法

著者：○小寺博和・柳澤政生・戸川 望（早大）

第 154 回 SLDM 研究会 優秀発表学生賞 (2011 年 1 月 25 日～16 日)

受賞者：内苑 孝俊

タイトル：同期シフトデータ転送による 2 次元アレイ型トラッキングハードウェア

著者：○内苑孝俊・大作一矢・露木明宣・Zhu Li・富岡洋一・北澤仁志（東京農工大）

受賞者：高島 史明

タイトル：アセンブリコードを中間表現とする高位合成における関数の併合

著者：○高島史明・石浦菜岐佐・織野真琴（関学大）・富山宏之（立命大）・神原弘之（ASTEM RI/KYOTO）

受賞者：西川 尚紀

タイトル：CUDA 実装された共通鍵ブロック暗号のための性能予測モデルの検討

著者：○西川尚紀・岩井啓輔・黒川恭一（防衛大）

受賞者：Hao Cong

タイトル：Interconnect Reduction in Binding Procedure of HLS

著者：○Hao Cong・Song Chen・Yoshimura Takeshi (Waseda University)

第 155 回 SLDM 研究会 優秀発表学生賞 (2012 年 3 月 2 日～3 日)

受賞者：井出 創

タイトル：パイラインプロセッサ向けカスケード TMR における遺伝的アルゴリズムを用いた構成探索

著者：新井雅之・○井出 創・岩崎一彦（首都大東京）

受賞者：川口 雄輝

タイトル：ヘテロジニアスなマルチコアプロセッサ向け I/O 制御機構の設計と実装

著者：○川口雄輝・水頭一壽・松谷宏紀・山崎信行（慶大）

受賞者：川瀬 大樹

タイトル：ヘテロジニアスなマルチコアプロセッサ向け分散 TLB 機構の設計と実装

著者：○川瀬大樹・水頭一壽・松谷宏紀・山崎信行（慶大）

受賞者：藤野 誠

タイトル：システムの高信頼化に向けた Supervisor Processor の一検討

著者：○藤野 誠・一ノ宮佳裕・田中宏樹・吉浦紗也加・久我守弘・尼崎太樹・飯田全広・末吉敏則（熊本大）

第 156 回 SLDM 研究会 優秀発表学生賞 (2012 年 5 月 30 日～31 日)

受賞者：滝澤 恵多郎

タイトル：束データ方式による非同期式回路の FPGA 設計支援ツールセットの構築

著者：○滝澤恵多郎・飯塚 成・齋藤 寛（会津大）